



Plano de Ensino

Universidade Federal do Espírito Santo

Campus de São Mateus

Curso: Engenharia da Computação - São Mateus

Departamento Responsável: Departamento de Computação e Eletrônica

Data de Aprovação (Art. nº 91): 15/02/2023

DOCENTE PRINCIPAL : WANDERLEY CARDOSO CELESTE

Matrícula: 1723581

Qualificação / link para o Currículo Lattes: <http://lattes.cnpq.br/3919161245148947>

Disciplina: ELETRÔNICA BÁSICA I

Código: DCE08140

Período: 2023 / 1

Turma: 33.1

Pré-requisito:

Carga Horária Semestral: 90

Disciplina: DCE05853 - PRATICAS DE LABORATORIO

Disciplina: DCE05965 - CIRCUITOS ELÉTRICOS II

Distribuição da Carga Horária Semestral

Créditos: 5	Teórica	Exercício	Laboratório
	60	0	30

Ementa:

Diodos. Transistores. Aplicações lineares e de chaveamento. Modelos de pequenos sinais. Amplificadores classe A, B e AB. Fontes lineares. Amplificadores Operacionais.

Objetivos Específicos:

Proporcionar ao aluno desenvolver habilidades em circuitos elétricos e eletrônicos, digitais e analógicos.

Conteúdo Programático:

- 1) Diodos semicondutores;
- 2) Aplicação de diodos;
- 3) Transistores Bipolares de Junção (TBJ);
- 4) Polarização CC do TBJ;
- 5) Análise CA do TBJ;
- 6) Transistor de Efeito de Campo (FET);
- 7) Polarização do FET.

Metodologia:

A disciplina será ministrada através de aulas presenciais para explicação de conteúdo, esclarecimento de dúvidas e realização de atividades avaliativas e não avaliativas. As atividades teóricas ocorrerão em sala de aula, enquanto que as atividades práticas ocorrerão no Laboratório de Eletrônica.

Critérios / Processo de avaliação da Aprendizagem :

Às atividades avaliativas realizadas durante o período letivo, serão atribuídas notas de 0 a 10 que, ao final, comporão uma média parcial (MP). São critérios para a aprovação sem prova final (PF): MP maior ou igual a 7,0 e frequência em aulas presenciais igual ou superior a 75% da carga horária ministrada. Caso o aluno não atenda aos critérios estabelecidos acima, ele deverá realizar uma prova final, onde será cobrado o conhecimento de todo o conteúdo ministrado durante o semestre letivo.

A média final (MF) será calculada conforme a seguir: $MF = ((MP+PF))/2$. São critérios para aprovação na disciplina: MF maior ou igual a 5,0 e frequência em aulas síncronas igual ou superior a 75% da carga horária ministrada na referida modalidade de aula.

Bibliografia básica:

R. L. Boylestad, L. Nashelsky. Dispositivos Eletrônicos e Teoria de Circuitos. Pearson-Prentice Hall. 2004 – 8º. Edição

A. S. Sedra, K. C. Smith. Microeletronica. Makron Books. 1999 – 4o. edição;

Bibliografia complementar:

GARUE, S. Eletrônica Digital: Circuitos e Tecnologias LSI e VLSI. Ed. Hemus, 2004.

MALVINO, A. P. Eletrônica. V.1. 7ª ed. São Paulo: McGraw-Hill, 2008.

MALVINO, A. P. Eletrônica. V.2. São Paulo: McGraw-Hill, 1995.

Cronograma:

Observação:

Bibliografia Básica:

- 1) R. L. Boylestad, L. Nashelsky. Dispositivos Eletrônicos e Teoria de Circuitos. Pearson-Prentice Hall. 2013 11ª. Edição;
- 2) A. S. Sedra, K. C. Smith. Microeletronica. Pearson/Prentice Hall. 1999 5ª. edição;
- 3) Gary S. May, Costas J. Spanos. Fundamentals of semiconductor manufacturing and process control. Hoboken, N.J. :Wiley-Interscience,c2006.

Bibliografia Complementar:

- 1) R. L. Boylestad, L. Nashelsky. Dispositivos Eletrônicos e Teoria de Circuitos. Pearson-Prentice Hall. 2004 8ª. Edição;
- 2) James W. Nilsson, Susan A. Riedel. CIRCUITOS ELETRICOS. 6 edição. Livros Técnicos e Científicos Editora Ltda, 2003;
- 3) HAYT JR, William H.; KEMMERLY, Jack E.; DURBIN, Steven M. Análise de Circuitos em Engenharia-8. AMGH Editora, 2014;
- 4) OMALLEY, John. Análise de circuitos. Bookman Editora, 1993.
- 5) SADIKU, Matthew NO; ALEXANDER, Charles K.; MUSA, Sarhan. Análise de circuitos elétricos com aplicações. AMGH Editora, 2014.



UNIVERSIDADE FEDERAL DO ESPÍRITO SANTO

PROTOCOLO DE ASSINATURA



O documento acima foi assinado digitalmente com senha eletrônica através do Protocolo Web, conforme Portaria UFES nº 1.269 de 30/08/2018, por
MARCUS VINICIUS DE ALMEIDA - SIAPE 1993319
Departamento de Computação e Eletrônica - DCE/CEUNES
Em 27/02/2023 às 08:14

Para verificar as assinaturas e visualizar o documento original acesse o link:
<https://api.lepisma.ufes.br/arquivos-assinados/657525?tipoArquivo=O>