

**UNIVERSIDADE FEDERAL DO ESPÍRITO SANTO**  
CENTRO UNIVERSITÁRIO NORTE DO ESPÍRITO SANTO

**PROGRAMA DE DISCIPLINA**

<b>DEPARTAMENTO DE COMPUTAÇÃO E ELETRÔNICA-DCEL</b>						
<b>DISCIPLINA OU ESTÁGIO:</b> Eletrônica Digital						<b>CÓDIGO:</b> DEC08142
Período/Semestre	CRÉDITOS	CH	T	E	L	PRÉ/CO/REQUISITOS
2013/2	4	75	60	0	15	Arquitetura de Computadores

**EMENTA** (Tópicos que caracterizam as unidades dos programas de ensino)

Circuitos Lógicos. Álgebra de Boole. Análise e Síntese de circuitos lógicos. Linguagens de Descrição de Hardware. Máquinas Algorítmicas de Estado. Multiplexadores e Demultiplexadores. Contadores e registradores. Dispositivos Lógicos Programáveis.

**CONTEÚDO PROGRAMÁTICO** (Título e discriminação das Unidades)

- |  |   |
|--|---|
| <ol style="list-style-type: none"> <li>1. Introdução</li> <li>2. Revisão (Sistema de Numeração, códigos, etc.,)</li> <li>3. Circuitos Lógicos Combinacionais</li> <li>4. Latch e Flip-Flops</li> </ol> | <ol style="list-style-type: none"> <li>5. Aritmética Digital</li> <li>6. Contadores e Registradores</li> <li>7. Conversores D/A</li> <li>8. Projetos</li> </ol> |
|--|---|

**BIBLIOGRAFIA BÁSICA**

Tocci, Ronaldo J. SISTEMAS DIGITAIS: PRINCÍPIOS E APLICAÇÕES. 11. ed. Prentice Hall, 2011.  
Pedroni, Volnei A., Eletrônica Digital Moderna e VHDL, 1 ed., Campus Elsevier, 2010.  
Mano, M. M., Kime, C. R. Logic and Computer design Fundamentals. 4 ed. Upper Saddle River, n. J.: Pearson Prentice Hall, 2008.

**METODOLOGIAS** (aula expositiva, seminários, pesquisa, etc)

Aulas expositivas e práticas de laboratório.

**RECURSOS** (audiovisual, periódicos, material laboratório, etc)

Audiovisual, material impresso, recursos de computação, livros e material de laboratório.

**CRITÉRIOS DE AVALIAÇÃO DA APRENDIZAGEM**

**Prova Teórica (P1):** Prova teórica escrita valendo 10,0

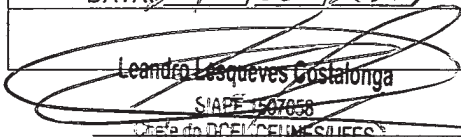
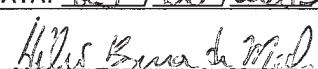

**Prova Teórica (P2):** Prova teórica escrita valendo 10,0

**Prova Teórica (P3):** Prova teórica escrita valendo 10,0

**Média Parcial (MP) = (P1+P2+P3)/3**

**Observações:**

A média parcial **MP** levará em consideração todas as atividades semestrais, conforme a equação acima. Os alunos com **MP** igual ou superior a 7,0 (sete) e com frequência regimental igual ou superior à mínima (participação em pelo menos 75% da carga horária) serão automaticamente aprovados, de modo que sua média final **MF** será igual a **MP**. Caso **MP** seja menor do que 7,0, então o aluno deverá participar da prova final (**PF**), a qual abordará todo o conteúdo ministrado ao longo do período letivo. Neste caso, **MF = (MP + PF)/2**. Os alunos com **MF** igual ou superior a 5,0 (cinco) e com frequência regimental igual ou superior à mínima serão aprovados. Caso a frequência regimental mínima não seja alcançada, o aluno será reprovado por falta.

CÂMARA DEPARTAMENTAL DATA: 29/10/2015	COLEGIADO DE CURSO DATA: 29/10/2015	ASSINATURA (S) DO(S) RESPONSÁVEL(EIS)
 Leandro Lasquevas Gostalonga SIAPE: 1507058 Chefe do DCEL/CEUNES/UFES	 Hélio Bezerra de Mello Coordenador do Curso de Engenharia de Computação DCEL/CEUNES/UFES	 Wanderley Cardoso Celeste SIAPE: 1723581 CEUNES/UFES

Centro Universitário Norte do Espírito Santo  
Rodovia BR 101 Norte, Km 60, Bairro Litorâneo. CEP.: 29.932-540. Tel.: +55 (27) 3312.1511, Fax.: +55 (27) 3312.1510  
São Mateus - ES Sítio Eletrônico : <http://www.ceunes.ufes.br>



UNIVERSIDADE FEDERAL DO ESPÍRITO SANTO

**PROTOCOLO DE ASSINATURA**



O documento acima foi assinado digitalmente com senha eletrônica através do Protocolo Web, conforme Portaria UFES nº 1.269 de 30/08/2018, por  
MARCUS VINICIUS DE ALMEIDA - SIAPE 1993319  
Departamento de Computação e Eletrônica - DCE/CEUNES  
Em 12/05/2022 às 10:48

Para verificar as assinaturas e visualizar o documento original acesse o link:  
<https://api.lepisma.ufes.br/arquivos-assinados/471734?tipoArquivo=O>